

CAMILLE MONIÈRE

Maitre de Conférence, Université Bretagne Sud / Lab-STICC

@ camille.moniere@univ-ubs.fr
☎ +33 (0)6 18 23 10 62 🔗 moniere.fr
in [linkedin.com/in/camille-moniere-303091131](https://www.linkedin.com/in/camille-moniere-303091131)
🐙 github.com/DrasLorus
🆔 orcid.org/0000-0002-4934-4969



EXPÉRIENCES PROFESSIONNELLES

Maitre de Conférence

Université Bretagne Sud

📅 septembre 2023 – Aujourd'hui

📍 Lorient, France

- > laboratoire : Lab-STICC, UMR 6285, Lorient ;
- > thèmes : Optimisation des performances de systèmes de communications IoT, sécurité matérielle des systèmes de communications IoT ;
- > contextes : étude et conception d'IDS intégrées sur SoC IoT (thèse de M. Tianxu Li – Projet TrustGW), communications temps réel multi-utilisateurs sans préambule (thèse de M. Abdallah Abdallah, à venir)

ATER

Université Bretagne Sud

📅 novembre 2022 – aout 2023

📍 Lorient, France

- > laboratoire : Lab-STICC, UMR 6285, Lorient ;
- > thème : Adéquation algorithmes-architectures, approfondissement des travaux de doctorat ;
- > contexte : projet ANR QCSP.

Ingénieur d'étude contractuel

Université de Bordeaux

📅 octobre 2022

📍 Bordeaux, France

- > laboratoires : IMS, UMR 5218, Bordeaux ;
- > thème : Adéquation algorithmes-architectures, approfondissement des travaux de doctorat ;
- > contexte : projet ANR QCSP.

Doctorant contractuel

Lab-STICC & IMS

📅 octobre 2019 – septembre 2022

📍 Lorient & Bordeaux, France

- > laboratoires : Lab-STICC, UMR 6285, Lorient & IMS, UMR CNRS 5218, Bordeaux ;
- > thème : Adéquation algorithmes-architectures sous contrainte temps réel ;
- > contexte : projet ANR QCSP, dans le cadre de la thèse intitulée "Implémentation temps-réel d'un récepteur de trames QCSP".

CONTRIBUTIONS

Liste des contributions scientifiques disponible sur moniere.fr ou directement via l'URL suivant :

https://moniere.fr/biblio/publications_cmoniere.html

DIPLÔMES

Doctorat en Électronique

Université Bretagne Sud, Lorient

📅 Janvier 2023

Titre de la thèse : Implémentation temps-réel d'un récepteur Quasi-Cyclic Short Packet.

Jury : Bertrand GRANADO (CNU 63), Christophe JEGO (CNU 61), Matthieu GAUTIER (CNU 61), Claire GOURSAUD (CNU 61), Bertrand LE GAL (CNU 63), Emmanuel BOUTILLON (CNU 61)

Diplôme d'Ingénieur en Électronique

ENSEIRB-MATMECA, Bordeaux

📅 Novembre 2019

Spécialité : Systèmes Embarqués ; Mention : Bien

CPGE Math. Physique

Lycée Malherbe, Caen

📅 2014 — 2016

Baccalauréat Scientifique

Lycée Porte de Normandie, Verneuil-sur-Avre

📅 Juin 2014

Mention : Très Bien

LANGUES

Français

Langue maternelle



Anglais

TOIEC 905 (2019)



Allemand

Niveau A2 (1 an LV1, 2 ans LV2)



COMPÉTENCES TECHNIQUES

C/C++

SystemC

VHDL

Python

Matlab/Octave

Temps-Réel

Communications Numériques

Systèmes Embarqués

Systèmes Intégrés

Synthèse de Haut Niveau

ACCOMPLISSEMENTS



DASIP22 Best Paper Award 06/2022

Récompense pour l'article *Efficient Software and Hardware Implementations of a QCSP Communication System* présenté à DASIP 2022



Coupe de France de Robotique 05/2018

Participation avec l'équipe EirBot de l'ENSEIRB-MATMECA